

	<b>L #</b>	<b>Hits</b>	<b>Search Text</b>	<b>DBs</b>
<b>1</b>	<b>L1</b>	<b>1191</b>	<b>(361/785,787,788,790,791).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>1429</b>	<b>(375/257-259).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>3736</b>	<b>(710/100,106,300-302,305,306,312).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>375</b>	<b>(333/109,112).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>2546</b>	<b>(365/51,52,63,197,198),ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L6</b>	<b>29</b>	<b>439/950.cccls.</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L7</b>	<b>9207</b>	<b>1 2 3 4 5 6</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hits</b>	<b>Search Text</b>	<b>DBs</b>
<b>8</b>	<b>L8</b>	<b>509</b>	<b>7 and @pd&gt;=20040402</b>	<b>USP AT; US-P GPU B</b>
<b>9</b>	<b>L9</b>	<b>9</b>	<b>8 and (electro\$1magnetic\$4 with coupl\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>10</b>	<b>L10</b>	<b>500</b>	<b>8 not 9</b>	<b>USP AT; US-P GPU B</b>
<b>11</b>	<b>L11</b>	<b>340</b>	<b>10 and coupl\$3</b>	<b>USP AT; US-P GPU B</b>
<b>12</b>	<b>L12</b>	<b>117</b>	<b>11 and (connector\$1 socket\$1)</b>	<b>USP AT; US-P GPU B</b>
<b>13</b>	<b>L13</b>	<b>223</b>	<b>11 not 12</b>	<b>USP AT; US-P GPU B</b>
<b>14</b>	<b>L14</b>	<b>160</b>	<b>10 not (12 13)</b>	<b>USP AT; US-P GPU B</b>